

Sercos-III-Entwicklerseminar

Tagesordnung

9:30 – 9:45

Begrüßung und Einführung – *P. Lutz, Sercos International*

9:45 – 10:45

Sercos-III-Kommunikation (Teil 1) – *R. Kynast, Bosch Rexroth AG*
Topologie, Telegrammstruktur, zyklische/azyklische Kommunikation, Phasenhochlauf, Hot-Plug, ...

10:45 – 11:00

Kaffeepause

11:00 – 12:30

Sercos-III-Kommunikation (Teil 2) – *R. Kynast, Bosch Rexroth AG*

12:30 – 13:30

Mittagspause

13:30 – 14:00

Sercos-III-FPGA-Hardware – *Ch. Hayer, Steinbeis Transfer-Zentrum*
Realisierungsvarianten, Hardware, Treibersoftware

14:00 – 14.30

Sercos-III-Profile – *R. Kynast, Bosch Rexroth AG*
Gerätemodell, Profile, Konfiguration

14:30 – 15.15

Sercos Monitor – *M. Jacob, Steinbeis Transfer-Zentrum*

15:15 – 15:45

Kaffeepause

15:45 – 16:15

Sercos III – Test und Zertifizierung – *P. Lutz, Sercos International*
Sercos Conformizer und Testmaster, Testverfahren

Ende der Veranstaltung gegen ca. 16.30 Uhr
